



PEL 2014 – seznam přednášek

Dopoledne (9.30 – 12.00)

1. prof. Ing. Karel Vlček, CSc. Ústav počítačových a komunikačních systémů, UTB Zlín, FAI
Aplikace moderních hradlových polí – Systém C vlcek@fai.utb.cz
2. Ing. Milan Navrátil, Ph.D. Ústav elektroniky a měření, UTB Zlín, FAI
Mikrovlákná skenovací mikroskopie navratil@fai.utb.cz
3. prof. Ing. Pavel Ripka, CSc. Děkan, ČVUT Praha, FEL ripka@fel.cvut.cz
Moderní senzory a jejich aplikace
4. prof. Ing. Miroslav Husak, CSc. Vedoucí katedry mikroelektroniky, ČVUT Praha, FEL
Perspektivy elektroniky husak@fel.cvut.cz
5. prof. Ing. Stanislav Hanus, CSc. Proděkan, FEKT, VUT Brno hanus@feec.vutbr.cz
Mobilní komunikace dnes a zítra

Odpoledne (12.30 – 15.00)

6. doc. Ing. Jiří Háze, Ph.D. Proděkan, FEKT, VUT Brno haze@feec.vutbr.cz
Potřeby trhu práce ČR a EU a perspektiva SŠ a VŠ při současném propadu počtu absolventů technických oborů
7. Ing. Vladimír Kašík, Ph.D. Katedra kybernetiky a biomed. inženýrství, FEI, VŠB Ostrava
Technika FPGA vladimir.kasik@vsb.cz
8. doc. Dr. Ing. Josef Punčochář Katedra elektrotechniky, FEI, VŠB Ostrava
Základní aktivní trojpolý v elektronice josef.puncochar@vsb.cz
9. Ing. Soběslav Valach FEKT, VUT Brno valach@feec.vutbr.cz
Aplikace hradlových polí – Vývojový kit ZYNQ – 7000
10. Ing. Aleš Cáb Výrobní ředitel ON Semiconductor v ČR ales.cab@onsemi.com
Propad počtu absolventů technických oborů a nábor nových zaměstnanců pro ON SEMI

Prohlídka Design Centra firmy ON Semiconductor ČR